

Valutazione cycle di clock

Note Title

05/06/2007

T_{cup} tempo necessario x
stabilizzare le variabili
di condizionamento

$$\begin{array}{l} \downarrow \\ \rightarrow t_a \quad + \quad 3t_p \end{array}$$

x accedere
allo **MEM.**

x calcolare
test

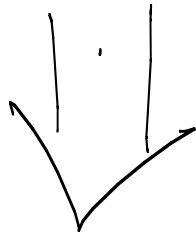
$T_{cup} \equiv T_{OPC} \equiv$ assumere che
sia $2t_p$

T_{OPC} tempo necessario x calcolare
nuovo stato interno
 $\rightarrow t_a$ (devo poter fare accesso e

MEM₁ ... MEM₄)

Completivamente:

$$\tau \approx 2\tau_a + k\tau_p$$



Quindi, siccome è
lo stesso del processore, avrò
un processore centrale "Cent"



Tempo x lettura (cache hit)

con questo soluzione
ha un singolo ciclo di clock

↳ esegue solo la
 μ . istruzione ϕ .

x scrittura

in questo caso esegue ϕ
 ϕ . e ϕ 1. e ha un
tempo di accesso (in scrittura)
x il livello superiore della
gerarchia di memoria

quindi $2\tau + t_{a, M}$



Questo potrebbe essere
una scrittura in una CODA che
disaccoppia M da cache,
quindi un tempo relativamente
basso.