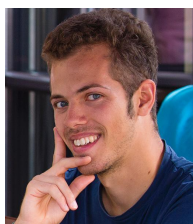


INFORMAZIONI PERSONALI

Federico Mariti



- 📍 Corso Garibaldi, 57, 55100 Lucca (Italia)
- ☎ +393293324414
- ✉ federico.mariti@gmail.com
- 🌐 www.di.unipi.it/~mariti github.com/federicomariti

Data di nascita 07/03/1987 | Nazionalità Italiana

ISTRUZIONE E FORMAZIONE

SET. 06–GIU. 13

Laurea triennale in INFORMATICA, Classe delle lauree in Scienze e tecnologie informatiche

Università di Pisa, Pisa

Voto di Laurea 109/110

Tirocinio (esame finale)

Supporto a meccanismi di comunicazione per architetture many-core.

Relatore prof. Marco Vanneschi, Dipartimento di Informatica dell'Università di Pisa.

Corsi con progetto finale

Laboratorio di applicazioni internet. prof. Tito Flagella

Architetture, protocolli e strumenti di sviluppo per la realizzazione di Applicazioni Internet.

Progetto: implementazione di un web service con meccanismi di proxy e di sicurezza per la gestione delle prenotazioni di camere di albergo.

Gestione di reti. prof. Luca Deri

Problemi della gestione di rete, principi e strumenti che permettono la gestione di complesse reti di comunicazioni. Esigenze di monitoraggio di reti eterogenee e strumenti disponibili.

Progetto: implementazione di un programma per la misurazione delle prestazioni di un dispositivo di rete caratterizzato da due interfacce di rete. Utilizzo della libreria PCAP per la generazione del traffico.

Laboratorio di sistemi operativi. prof. Susanna Pelagatti

Programmazione C con chiamate di sistema Unix/POSIX: trattamento di file e directory, processi, thread, segnali, pipe, socket e vari meccanismi di sincronizzazione.

Progetto: implementazione di una applicazione di messaggistica.

Introduzione all'audio digitale. prof. Francesco Romani

Fondamenti teorici e applicativi dell'audio digitale.

Progetto: implementazione di un programma Java per l'elaborazione di segnali audio

SET. 01–LUG. 06

Diploma di Tecnica Industriale: Informatica

Istituto Tecnico Industriale Enrico Fermi, Lucca, Lucca (Italia)

COMPETENZE PERSONALI

Lingua madre italiano

Altre lingue

inglese

COMPRESIONE		PARLATO		PRODUZIONE SCRITTA
Ascolto	Lettura	Interazione	Produzione orale	
B2	B2	B2	B2	B2

Livelli: A1/A2: Livello base - B1/B2: Livello intermedio - C1/C2: Livello avanzato
[Quadro Comune Europeo di Riferimento delle Lingue](#)

Competenze comunicative	Attitudine a comunicare in modo chiaro e preciso acquisita durante lo studio universitario, maturando la passione per il rigore e il formalismo. Buone capacità relazionali e di partecipazione a gruppi di lavoro maturate durante il percorso di studi, confrontandosi con colleghi e durante il periodo di tirocinio.
Competenze organizzative e gestionali	Ottime capacità di pianificazione del lavoro e di progettazione di sistemi software, acquisite con lo svolgimento del tirocinio e con i progetti dei corsi universitari. Elevata capacità di affrontare nuovi problemi con lo studio di articoli, manuali, technical reports, Request For Comments, o altra documentazione.
Competenze informatiche	Ottima conoscenza dei linguaggi di programmazione Java, C, C++. Padronanza dell'ambiente di sviluppo Unix e POSIX. Esperienza in progettazione e sviluppo di software Object Oriented. Buona conoscenza di architetture, protocolli e strumenti per lo sviluppo di Servizi Web e utilizzo della piattaforma JEE: HTTP, SOAP, WDSL, XML/XSD, Java Servlet, JAXP, JAX-WS, WS-Security, CXF framework. Conoscenza approfondita dello stack protocollare di Internet. Ottima conoscenza di database relazionali e del linguaggio SQL. Conoscenza di architetture parallele e metodologie per lo sviluppo di software parallelo. Conoscenza delle fondamenta teoriche di crittografia e sistemi di sicurezza moderni (SSL).

ULTERIORI INFORMAZIONI

Tirocinio Laurea Triennale in Informatica

Supporto a meccanismi di comunicazione per architetture many-core

Relatore: Marco Vanneschi

Svolto presso il Dipartimento di Informatica dell'Università di Pisa nel Laboratorio di Architetture Parallele.

La diffusione di architetture multi-/many-core esige lo sviluppo di supporti a tempo di esecuzione altamente efficienti per permettere la scalabilità di applicazioni parallele. In presenza di computazioni con grana fine i meccanismi chiave che incidono nelle prestazioni dell'applicazione sono quelli di cooperazione e comunicazione tra processi. Specifici supporti architetturali, quali coerenza di cache hardware e reti di interconnessione tra core, possono essere usati per progettare implementazioni ottimizzate di questi meccanismi. Il lavoro di tirocinio si è concentrato sull'ottimizzazione dei meccanismi di comunicazione tra processi sul processore Tiler TilePro64. Tale processore è caratterizzato da reti di interconnessione dei core on-chip multiple, con topologia a maglia. Sono state realizzate versioni diverse dei meccanismi di comunicazione utilizzando tecniche specifiche di caching e la rete di interconnessione tra core del processore. I risultati ottenuti mostrano come l'uso della rete di interconnessione on-chip fornisca prestazioni migliori rispetto all'uso canonico della memoria condivisa seppur ottimizzato con tecniche di caching.

Hobby e Passioni Bicicletta: mountain bike e da corsa, Fotografia

Autorizzo il trattamento dei dati personali ai sensi dell'attuale Decreto Legislativo (art. 4 D.Lgs. 196/03)

ALLEGATI

■ libretto.pdf

libretto.pdf 

Laurea triennale in INFORMATICA

Voti

ESAME	VOTO CFU		PROFESSORE
Algebra	28	6	Francesco Paolo Di Stefano
Algoritmica	26	9	Linda Pagli
Basi di Dati	26	6	Antonio Albano
Fisica	21	6	Alberto Maria Messineo
Fondamenti di Programmazione	28	9	Roberto Barbuti
Laboratorio di Introduzione alla Programmazione	28	6	Andrea Corradini
Laboratorio di Programmazione di Strutture Dati	28	3	Francesco Romani
Linguaggio e Metodi della Matematica	28	6	Giovanni Gaiffi
Metodologie della Programmazione	30	6	Marco Bellia
Algoritmi per Internet e Web: Crittografia	30	6	Fabrizio Luccio
Analisi Matematica	25	8	Mauro Sasseti
Architettura degli Elaboratori	24	10	Marco Vanneschi
Calcolo delle Probabilità e Statistica	25	6	Maurizio Pratelli
Calcolo Numerico	27	6	Roberto Bevilacqua
Complementi di Gestione di Reti	28	6	Luca Deri
Introduzione all'Audio Digitale	28	3	Francesco Romani
Laboratorio di Applicazioni Internet	30L	6	Tito Flagella
Laboratorio di Linguaggi di Sistema	28	3	Vincenzo Gervasi
Laboratorio di Programmazione Concorrente di Sistema	30	6	Susanna Pelagatti
Ricerca Operativa	26	6	Giancarlo Bigi
Sistemi Informativi Territoriali	30L	6	Paolo Mogorovich
Sistemi Operativi	30L	6	Piero Maestrini
Ingegneria del Software	26	6	Carlo Montangero
Laboratorio di Programmazione di Rete	27	6	Vincenzo Gervasi
Logica per la Programmazione	27	6	Andrea Corradini
Reti di Calcolatori	25	6	Antonio Brogi
Tirocinio	30L	18	Marco Vanneschi
High Performance Computing	30L	9	Marco Vanneschi